

Programma di Sistemi e Reti classe III A
Libro di testo: Sistemi e Reti(Russo, Bianchi) Hoepli

L'architettura del computer

- **Tipi di computer**
- **L'architettura**
- **Il modello di Von Neumann**
- **La memoria**
- **I bus**
- **La cpu**

Il ruolo della CPU

- **Il microprocessore**
- **Il ciclo macchina**
- **l'architettura interna della cpu**
- **I registri interni**
- **Alu**

Le memorie

- **I tipi di memoria**
- **Gli indirizzi di memoria**

Il processore 8086 i suoi registri e l'organizzazione della memoria

Il linguaggio assembly e l'assembler

- **La struttura di un programma assembler**
- **L'assemblaggio di un programma**
- **Le direttive**

Formato delle istruzioni

- **Istruzione assegnazione: mov**
- **istruzioni aritmetiche: add ,sub, mul, div ,inc, dec**
- **Istruzioni logiche :and, or e not**
- **Istruzioni di scorrimento e rotazione**

Le istruzioni di salto

- **l'istruzione di confronto cmp**
- **l'istruzione di salto incondizionato jmp**
- **istruzioni di salto condizionate j**

Le istruzioni di selezione semplice, selezione doppia e multipla

I cicli

Lettura da tastiera di una cifra e di un numero a piu cifre

Stampa di un numero ad una cifra

- **Risoluzione di problemi con l'uso del turbo assembler**

Tasm, Td, Tlink

Introduzione al networking

- **Reti definizioni e concetti di base**
- **aspetti hardware delle reti**
- **Reti locali**
- **Topologia delle reti locali**
- **Reti geografiche**
- **Reti wireless**

Pagine web e fogli di stile

- **La progettazione delle pagine web**
- **Il linguaggio html**
- **Fogli di stile CSS**
- **Contenitori e selettori**

Per eventuali debiti: la prova consiste nel risolvere un problema rappresentando la soluzione con diagramma a blocchi e linguaggio assembler.

**Docenti
Ielpo- Brandinelli**